

Универзитет „Гоце Делчев“ - Штип



УНИВЕРЗИТЕТСКИ БИЛТЕН

ноември 2011 година
Штип

Број 70, 15 ноември 2011 година

СОДРЖИНА

ПРЕГЛЕД на наслови на теми за изработка на магистерски труд одобрени од наставно-научниот совет на единицата	3
РЕЦЕНЗИЈА на докторската дисертација со наслов „Методологија за одредување на функционална зависност на трошоците од видот на работната средина и големината на профилот при изработка на хоризонтална рударска просторија” од кандидатката м-р Николинка Донева, Факултет за природни и технички науки, Институт за рударство, Катедра за подземна експлоатација, УГД-Штип	4
РЕЦЕНЗИЈА на ракописот „Индустриска електроника - скрипта“ од авторот д-р Василија Шарац од Електротехничкиот факултет при Универзитет „Гоце Делчев“ - Штип	8
РЕЦЕНЗИЈА на ракописот „Електроника-практикум за компјутерски вежби“ од авторите д-р Василија Шарац, Дејан Милчевски, м-р Гоце Стефанов, Маја Кукушева од Електротехничкиот факултет при Универзитет „Гоце Делчев“ - Штип	10
РЕЦЕНЗИЈА на ракописот „Индустриска електроника - практикум за компјутерски вежби“ од авторот д-р Василија Шарац од Електротехничкиот факултет при Универзитет „Гоце Делчев“ - Штип	12

Издавач:

Универзитет „Гоце Делчев“ - Штип

Главен и одговорен уредник: проф. д-р Саша Митрев
Уредници: проф. д-р Блажо Боев, м-р Ристо Костуранов
Лектор: Даница Гавриловска-Атанасовска
Техничко уредување: Славе Димитров, Благој Михов

РЕЦЕНЗИЈА

НА РАКОПИСОТ „ЕЛЕКТРОНИКА-ПРАКТИКУМ ЗА КОМПЈУТЕРСКИ ВЕЖБИ“ ОД АВТОРИТЕ Д-Р ВАСИЛИЈА ШАРАЦ, ДЕЈАН МИЛЧЕВСКИ, М-Р ГОЦЕ СТЕФАНОВ, МАЈА КУКУШЕВА ОД ЕЛЕКТРОТЕХНИЧКИОТ ФАКУЛТЕТ ПРИ УНИВЕРЗИТЕТ „ГОЦЕ ДЕЛЧЕВ“ ВО ШТИП

Со Одлука бр. 2302-87/7 од 6 септември 2011 година, Наставно-научниот совет на Електротехничкиот факултет при Универзитетот „Гоце Делчев“ во Штип, определени сме за рецензенти на „ЕЛЕКТРОНИКА - ПРАКТИКУМ ЗА КОМПЈУТЕРСКИ ВЕЖБИ“ од авторите д-р **Василија Шарац**, дипл.ел.инж. **Дејан Милчевски**, м-р **Гоце Стефанов** и дипл.ел.инж. **Маја Кукушева**.

По преглед на ракописот го поднесуваме следниов

ИЗВЕШТАЈ

Ракописот „Електроника - практикум за компјутерски вежби“ е наменет како придружно наставно помагало во совладување на материјата по предметот Електроника.

Напишан на македонски јазик, се протега на 50 страници и се состои од шест вежби. Во Вежба бр. 1 се дадени основните електронски елементи диода и ВЈТ транзистор, при што целта на вежбата е симулација и снимање на влезните карактеристики на диода, излезните карактеристики на транзистор, симулација на работата на ВЈТ транзисторот како засилувач во спој со заеднички емитер и примена на диодата во електронските кола на еднофазен полубранов исправувач. Вежбата се изведува во софтверскиот пакет Electronics Workbench. Целта на Вежбата бр. 2 е запознавање со работата и карактеристиките на MOSFET транзисторот преку снимање на преносната карактеристика, излезните карактеристики и определување на засилувањето на MOSFET транзисторот во спој со заеднички емитер. Во Вежба бр. 3 се разгледуваат одзивите на RC и CR коло при линеарен пораст на напон на влезот од колото и при скоковит пораст на напон во колото. Во Вежба бр. 4 се разработува работата на електронските кола, сериски ограничувач, паралелен ограничувач и двостран ограничувач на напон преку нивна симулација во програмскиот пакет PSIM со што се овозможува добивање на временските дијаграми на влезните и излезните напони од колото. Во Вежба бр. 5 е потребно да се изврши симулација на работата на операцискиот засилувач и тоа кога работи како единичен бафер, неинвертирачки засилувач, инвертирачки засилувач и инвертирачки ослабувач, при што вредностите на излезните напони добиени со помош на симулација се споредуваат со вредностите добиени по пресметковен пат. Вежба бр. 6 овозможува запознавање со работата на операцискиот засилувач кога работи како собирач, диференцијален засилувач и инструментациски засилувач преку симулација на работата на електронските кола, при што резултатите добиени со симулација се споредуваат со резултатите добиени со пресметка од соодветните математички изрази кои важат за работата на споменатите електронски кола.

Ракописот е напишан на јазик разбирлив за студентите од Електротехничкиот факултет и содржи голем број на јасни струјни шеми со кои се анализира работата на електронските компоненти диода, ВЈТ и MOSFET транзистор и операциски засилувач и содржи детални упатства како истите да бидат внесени и симулирани во програмските пакети Electronics Workbench и PSIM. Наменет е за трети семестар на Електротехничкиот факултет при Универзитетот „Гоце Делчев“ за неделен фонд од 2+2+2 по предметот Електроника и е во согласност со студиската програма Системи за автоматско управување на Електротехничкиот факултет и како таков е соодветен да се користи како помагало за компјутерски вежби по предметот Електроника.

ЗАКЛУЧОК

Со оглед на изложеното, на Наставно-научниот совет на Електротехничкиот факултет при Универзитетот „Гоце Делчев“ во Штип со задоволство му препорачуваме ракописот „Електроника - практикум за компјутерски вежби“ од авторите д-р Василија Шарац, дипл.ел.инж. Дејан Милчевски, м-р Гоце Стефанов и дипл.ел.инж. Маја Кукушева да го прифати за печатење како ПРАКТИКУМ.

РЕЦЕНЗЕНТИ

Вон.проф. д-р Гога Цветковски, с.р.
Доц. д-р Добри Чундев, с.р.